

ΒΙΟΓΡΑΦΙΚΟ ΣΗΜΕΙΩΜΑ

Ευσταθίου Κυριάκη - Μπιτζάρου

Διδάκτορα Πανεπιστημίου Πατρών

Καθηγητή

Τμήματος Ηλεκτρολόγων & Ηλεκτρονικών Μηχανικών

Πανεπιστήμιο Δυτικής Αττικής

ΝΟΕΜΒΡΙΟΣ 2021

ΠΕΡΙΕΧΟΜΕΝΑ

ΠΡΟΣΩΠΙΚΑ ΣΤΟΙΧΕΙΑ.....	1
ΕΚΠΑΙΔΕΥΣΗ.....	1
ΞΕΝΕΣ ΓΛΩΣΣΕΣ.....	1
ΕΡΕΥΝΗΤΙΚΑ ΕΝΔΙΑΦΕΡΟΝΤΑ - ΠΕΡΙΟΧΕΣ ΕΞΕΙΔΙΚΕΥΣΗΣ.....	2
ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΕΜΠΕΙΡΙΑ.....	2
ΕΚΠΑΙΔΕΥΤΙΚΗ ΕΜΠΕΙΡΙΑ.....	3
ΣΕΜΙΝΑΡΙΑ-ΔΙΑΛΕΞΕΙΣ.....	4
ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΡΕΥΝΗΤΙΚΑ ΚΑΙ ΑΝΑΠΤΥΞΙΑΚΑ ΠΡΟΓΡΑΜΜΑΤΑ.....	4
ΔΙΟΙΚΗΤΙΚΗ ΕΜΠΕΙΡΙΑ.....	7
ΑΛΛΕΣ ΔΡΑΣΤΗΡΙΟΤΗΤΕΣ.....	7
ΕΜΠΕΙΡΙΑ ΣΕ ΥΠΟΛΟΓΙΣΤΙΚΑ ΣΥΣΤΗΜΑΤΑ.....	8
ΤΙΜΗΤΙΚΕΣ ΔΙΑΚΡΙΣΕΙΣ.....	8
ΔΗΜΟΣΙΕΥΣΕΙΣ.....	9
Διατριβές.....	9
Κεφάλαια Βιβλίων.....	9
Διεθνή επιστημονικά περιοδικά (με κριτές).....	9
Πρακτικά Διεθνών Συνεδρίων (με κρίση).....	12
Τεχνικές εκθέσεις.....	16
ΑΝΑΦΟΡΕΣ.....	17

ΒΙΟΓΡΑΦΙΚΟ ΣΗΜΕΙΩΜΑ

ΠΡΟΣΩΠΙΚΑ ΣΤΟΙΧΕΙΑ

ΕΠΩΝΥΜΟ :	ΚΥΡΙΑΚΗΣ - ΜΠΙΤΖΑΡΟΣ
ΟΝΟΜΑ :	ΕΥΣΤΑΘΙΟΣ
ΠΑΤΡΩΝΥΜΟ :	ΔΗΜΗΤΡΙΟΣ
ΗΜ/ΝΙΑ ΓΕΝΝΗΣΗΣ :	30/3/1965
ΤΟΠΟΣ ΓΕΝΝΗΣΗΣ:	ΚΕΡΚΥΡΑ
ΔΙΕΥΘΥΝΣΗ ΕΡΓΑΣΙΑΣ :	Τμήμα Ηλεκτρολόγων & Ηλεκτρονικών Μηχανικών Σχολή Μηχανικών Πανεπιστήμιο Δυτικής Αττικής Πανεπιστημιούπολη Αρχαίου Ελαιώνα Π. Ράλλη & Θηβών 250 Αιγάλεω
ΤΗΛΕΦΩΝΟ ΕΡΓΑΣΙΑΣ :	210 – 5381515
E-MAIL:	mpitz@uniwa.gr

ΕΚΠΑΙΔΕΥΣΗ

5/1994 Διδάκτορας Πανεπιστημίου Πατρών

Εκπόνηση διδακτορικής διατριβής με θέμα: "Απεικόνιση Δομών Λογισμικού σε Εναλλακτικές Αρχιτεκτονικές Διατάξεων Επεξεργαστών," στο Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων του Τμήματος Ηλεκτρολόγων Μηχανικών του Πανεπιστημίου Πατρών. Παράλληλα παρακολούθηση και επιτυχής εξέταση στα μαθήματα "Ψηφιακή Επεξεργασία Σημάτων Ι και ΙΙ", "Σχεδιασμός Ολοκληρωμένων Κυκλωμάτων Ι και ΙΙ" και "Συστήματα Υπολογιστών Ι και ΙΙ", τα οποία διδάσκονται στο τέταρτο και πέμπτο έτος του Τμήματος Ηλεκτρολόγων Μηχανικών.

3/1987 Πτυχίο Φυσικής

Τμήμα Φυσικής, Πανεπιστήμιο Πατρών, με βαθμό "Λίαν Καλώς" (7.82).

Θέμα Διπλωματικής Εργασίας: "Υλοποίηση Αλγορίθμων Ψηφιακής Επεξεργασίας Σημάτων σε Πραγματικό Χρόνο με Χρήση του Επεξεργαστή TMS32010." Η διπλωματική εργασία εκπονήθηκε στο Εργαστήριο Ηλεκτρονικής του Τμήματος Φυσικής.

6/1982 Απολυτήριο Λυκείου

Β' Λύκειο Κέρκυρας, με βαθμό "Λίαν Καλώς" (17.4).

ΞΕΝΕΣ ΓΛΩΣΣΕΣ

Αγγλικά : Καλά

Γαλλικά : Καλά, "Certificat de Langue Francaise"

ΕΡΕΥΝΗΤΙΚΑ ΕΝΔΙΑΦΕΡΟΝΤΑ - ΠΕΡΙΟΧΕΣ ΕΞΕΙΔΙΚΕΥΣΗΣ

- Σχεδιασμός και υλοποίηση ψηφιακών συστημάτων σε προγραμματιζόμενα ολοκληρωμένα κυκλώματα (FPGAs, CPLDs) με εφαρμογές στην ανάγνωση και δικτύωση αισθητήρων.
- Ανάπτυξη και υλοποίηση μοντέλων οπτοηλεκτρονικών στοιχείων (devices) για χρήση σε πακέτα σχεδιασμού ολοκληρωμένων κυκλωμάτων.
- Σχεδιασμός, εξομοίωση και υλοποίηση οπτοηλεκτρονικών διαύλων και δικτυωμάτων υψηλής ταχύτητας για υλοποίηση διασυνδέσεων μεταξύ ολοκληρωμένων κυκλωμάτων ή μέσα σε αυτά.
- Σχεδιασμός ολοκληρωμένων κυκλωμάτων πολύ μεγάλης κλίμακας ολοκλήρωσης (VLSI).
- Σχεδιασμός και υλοποίηση ψηφιακών συστημάτων με χρήση επεξεργαστών ψηφιακών σημάτων και διακριτά ολοκληρωμένα κυκλώματα.
- Υλοποίηση αλγορίθμων ψηφιακής επεξεργασίας σημάτων off-line ή/και σε πραγματικό χρόνο, για εφαρμογές αφαίρεσης θορύβου και αναγνώρισης ομιλίας.
- Ψηφιακή ισοστάθμιση ηχείων και μεταβλητά ψηφιακά φίλτρα για εφαρμογές ακουστικών συστημάτων υψηλής πιστότητας.
- Απεικόνιση επαναληπτικών αλγορίθμων σε διατάξεις επεξεργαστών.
- Μέθοδοι εκτίμησης κατανάλωσης ισχύος CMOS ολοκληρωμένων κυκλωμάτων, με έμφαση στην υλοποίηση αλγορίθμων επεξεργασίας ψηφιακών σημάτων.

ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΕΜΠΕΙΡΙΑ

3/2018 – σήμερα **Καθηγητής**

Τμήμα Ηλεκτρολόγων & Ηλεκτρονικών Μηχανικών, ΠΑ.Δ.Α.

5/2014 – 2/2018 **Καθηγητής**

Τμήμα Ηλεκτρονικών Μηχανικών ΤΕ, ΑΕΙ Πειραιά ΤΤ

9/2009 – 5/2014 **Αναπληρωτής καθηγητής**

Τμήμα Ηλεκτρονικών Μηχανικών ΤΕ, ΤΕΙ Πειραιά

6/2003 – 9/2009 **Επίκουρος καθηγητής**

Τμήμα Ηλεκτρονικής, ΤΕΙ Πειραιά

3/2000 – 6/2003 **Ερευνητής με σύμβαση**

Ινστιτούτο Μικροηλεκτρονικής, ΕΚΕΦΕ "Δημόκριτος"

2/1996 - 2/2000 **Συνεργαζόμενος Ερευνητής με προσόντα ερευνητή Δ βαθμίδας**

Ινστιτούτο Μικροηλεκτρονικής, ΕΚΕΦΕ "Δημόκριτος"

1996 - 1997 **Διδασκαλία Πληροφορικής**

Υπουργείο Εργασίας, ΟΑΕΔ, ΙΕΚ Αλίμου, (Τμήματα "Σχεδιαστών με Χρήση Η/Υ" & "Ειδικών Πληροφορικής").

1987 - 1994 **Ερευνητής με σύμβαση**

Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων, Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, Πανεπιστήμιο Πατρών

1990 - 1994

Ερευνητής

KNOWLEDGE A.E., Πάτρα, (Τμήμα Έρευνας & Ανάπτυξης).

ΕΚΠΑΙΔΕΥΤΙΚΗ ΕΜΠΕΙΡΙΑ

- Οργάνωση και διδασκαλία του μαθήματος Σχεδίαση Ψηφιακών Συστημάτων (Γ' Εξάμηνο) του προγράμματος σπουδών του Τμήματος Ηλεκτρολόγων & Ηλεκτρονικών Μηχανικών του ΠΑΔΑ από το ακαδημαϊκό έτος 2018 – 2019 έως σήμερα.
- Οργάνωση και διδασκαλία του εξαμηνιαίου μεταπτυχιακού μαθήματος “Ηλεκτρονική Σχεδίαση και Αρχιτεκτονικές Υλικού”, στο πλαίσιο του Π.Μ.Σ. "Διαδικτυωμένα Ηλεκτρονικά Συστήματα" του Τμήματος Ηλεκτρονικών Μηχανικών ΤΕ του ΑΕΙ Πειραιά ΤΤ, Ακαδημαϊκά Έτη 2015 – 2016 έως 2019 – 2020.
- Μέλος της επταμελούς εξεταστικής επιτροπής διδακτορικών διατριβών.
 - Εθνικό Μετσόβιο Πολυτεχνείο, Σχολή Εφαρμοσμένων Μαθηματικών και Φυσικών Επιστημών, Τομέας Φυσικής, “Παθητικοί Ασύρματοι Αισθητήρες Ραδιοσυχνοτήτων”, Μπρούτας Κ. Παναγιώτης, 2014
 - Εθνικό και Καποδιστριακό Πανεπιστήμιο Αθηνών, Τμήμα Πληροφορικής και Τηλεπικοινωνιών, “Σχεδιασμός και Κατασκευή Μικρογεννήτριας για τη Συλλογή Ενέργειας από Μηχανικές Δονήσεις”, Γεώργιος Νιάρχος, 2013
- Οργάνωση και διδασκαλία του εξαμηνιαίου μεταπτυχιακού μαθήματος “Σχεδιασμός Ψηφιακών Ολοκληρωμένων Κυκλωμάτων” στο διατμηματικό μεταπτυχιακό του Τμήματος Πληροφορικής και Τηλεπικοινωνιών του Πανεπιστημίου Αθηνών “Πρόγραμμα Διδακτορικών - Μεταπτυχιακών Σπουδών στη Μικροηλεκτρονική” στα πλαίσια του ΕΠΕΑΕΚ (Ακαδημαϊκά έτη 1998-2001).
- Οργάνωση και διδασκαλία τεσσάρων μαθημάτων (θεωρητικό και εργαστηριακό μέρος) του προγράμματος σπουδών του Τμήματος Ηλεκτρονικής του ΤΕΙ Πειραιά:
 - Σχεδίαση Λογικών Κυκλωμάτων (Γ' Εξάμηνο), Ακαδ. έτη 2008–2010 και 2012–2018
 - Σχεδίαση Ψηφιακών Συστημάτων (Δ' Εξάμηνο), Ακαδ. έτη 2003 – 2018
 - Μικροελεγκτές (ΣΤ' Εξάμηνο), Ακαδ. έτη 2003–2008.
 - Μικροηλεκτρονική–VLSI (ΣΤ' Εξάμηνο) (Σχεδίαση Ολοκληρωμένων Κυκλωμάτων VLSI στο προηγούμενο πρόγραμμα σπουδών), Ακαδ. έτη 2003–2016.
- Επίβλεψη πτυχιακών εργασιών φοιτητών του Τμήματος Ηλεκτρονικής του ΤΕΙ Πειραιά. Αποτελέσματα δύο πτυχιακών εργασιών οδήγησαν στις δημοσιεύσεις σε συνέδρια C[40], C[33] και C[37], ενώ η επέκταση των αποτελεσμάτων της μιας από αυτές οδήγησε στη δημοσίευση σε περιοδικό [J22].

ΣΕΜΙΝΑΡΙΑ-ΔΙΑΛΕΞΕΙΣ

- Διαλέξεις με θέμα "Σχεδιασμός Ολοκληρωμένων Κυκλωμάτων Ειδικού Σκοπού" στο ετήσιο Θερινό Σχολείο του ΕΚΕΦΕ "Δημόκριτος" τα έτη 1997-2001.
- Σεμινάριο "Σχεδιασμός VLSI Κυκλωμάτων με Τεχνική Gate Array", που διοργανώθηκε τον Ιανουάριο 1994 από το Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων του Πανεπιστημίου Πατρών, και χρηματοδοτήθηκε από την ΕΟΚ στα πλαίσια του προγράμματος JTTT (COMMET). Αντικείμενο διδασκαλίας "Φυσικός σχεδιασμός (layout)" και εργαστηριακές ασκήσεις.
- Σεμινάριο "Industrial Projects" που διοργανώθηκε το Δεκέμβριο 1993 από το Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων του Πανεπιστημίου Πατρών, και χρηματοδοτήθηκε από την ΕΟΚ στα πλαίσια του προγράμματος JTTT (COMMET). Αντικείμενο διδασκαλίας "Σύστημα ψηφιακής ισοστάθμισης ακουστικών συστημάτων και σχεδιασμός ειδικού σκοπού ολοκληρωμένου κυκλώματος".
- Σεμινάριο "Ψηφιακή Τεχνολογία και Επεξεργασία Σημάτων", που διοργανώθηκε το 1991 από το Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων του Πανεπιστημίου Πατρών και χρηματοδοτήθηκε από τα Περιφερειακό Κοινωνικό Ταμείο της ΕΟΚ και την Περιφέρεια Δυτικής Ελλάδος. Αντικείμενο διδασκαλίας "Διατάξεις επεξεργαστών και μονάδες επεξεργασίας για ψηφιακή επεξεργασία σημάτων".
- Σεμινάριο Τεχνολογίας Ήχου "Audio '90", 8-10 Οκτωβρίου 1990, το οποίο συνδιοργανώθηκε από το Εργαστήριο Ενσύρματης Τηλεπικοινωνίας, Τμήμα Ηλεκτρολόγων Μηχανικών, Πανεπιστήμιο Πατρών. Αντικείμενο διδασκαλίας "Επεξεργαστές ψηφιακών σημάτων".
- Επίβλεψη διπλωματικών εργασιών φοιτητών του Τμήματος Ηλεκτρολόγων Μηχανικών του Πανεπιστημίου Πατρών και του Ινστιτούτου Μικροηλεκτρονικής.
- Μαθήματα πληροφορικής και γλωσσών προγραμματισμού σε Δημόσια ΙΕΚ και Κέντρα Ελευθέρων Σπουδών.

ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΡΕΥΝΗΤΙΚΑ ΚΑΙ ΑΝΑΠΤΥΞΙΑΚΑ ΠΡΟΓΡΑΜΜΑΤΑ

10/2019 – σήμερα Υπεύθυνος της ομάδας (Team Leader) του ΠΑΔΑ στο πείραμα ATLAS του CERN.

6/2019-12/2019 Μέλος της ερευνητικής ομάδας του έργου "Ολοκληρωμένο Σύστημα Παρακολούθησης Κόστους Λειτουργίας και Συντήρησης Στόλου Ετερόκλιτου Στόλου Οχημάτων Βαρέως Τύπου Χρησιμοποιώντας Αυτοματοποιημένες Διαδικασίες Συλλογής Δεδομένων και Έξυπνες Τεχνικές Πρόγνωσης_IntelligentLogger", στο πλαίσιο του προγράμματος ΕΣΠΑ 2014-2020.

- 7/2012-12/2015 Μέλος της ερευνητικής ομάδας του έργου «Κατανεμημένο Μικροηλεκτρονικό Σύστημα Περιβαλλοντικής Επίβλεψης με Έμφαση στην Ηχητική Χαρτογράφηση, ESOUNDMAPS” στο πλαίσιο του προγράμματος Αρχιμήδης III, ΕΣΠΑ, που χρηματοδοτήθηκε από το ΥΠΕΠΘ.
- 7/2012-12/2015 Μέλος της ερευνητικής ομάδας του έργου «Ανάπτυξη Πλατφόρμας Ανοικτού Κώδικα για την Εκπαίδευση και Έρευνα Ασύρματων Δικτύων Αισθητήρων” στο πλαίσιο του προγράμματος Αρχιμήδης III, ΕΣΠΑ, που χρηματοδοτήθηκε από το ΥΠΕΠΘ.
- 1/2012-6/2012 Μέλος της ερευνητικής ομάδας του έργου “Safe Control of non Cooperative Vehicles Through Electromagnetic Means, SAVELEC”, που χρηματοδοτήθηκε από την ΕΕ στο πλαίσιο του FP7.
- 7/2006-12/2007 Μέλος της ερευνητικής ομάδας του έργου “Προηγμένες Καθολικές Υπηρεσίες Θέσης για Εσωτερικούς Χώρους, (Μνησικλής)”, ΠΑΒΕΤ 2005, (Κωδ. Έργου 05 ΠΑΒ 282) που χρηματοδοτήθηκε από τη ΓΓΕΤ.
- 1/2005-12/2007 Μέλος της ερευνητικής ομάδας του έργου «Καταπολέμηση της Ηχορύπανσης σε Εργασιακούς/Δημόσιους Χώρους μέσω Ψηφιακού Συστήματος Ενεργού Ελέγχου του Θορύβου» (Υποέργο 06) στο πλαίσιο του προγράμματος Αρχιμήδης II, ΕΠΕΑΕΚ II που χρηματοδοτήθηκε από το ΥΠΕΠΘ.
- 1/2004-10/2006 Κύριος ερευνητής στο πρόγραμμα "Multigigabit Optical Backplane Interconnections" (ESA/ESTEC Contract No: 17884/03/NL/HE), που χρηματοδοτήθηκε από τον Ευρωπαϊκό Οργανισμό Διαστήματος (ESA).
- 1/2004-3/2007 Ερευνητής στο πρόγραμμα «Photonic Interconnect Layer on CMOS by Wafer-Scale Integration» PiCMOS (FP6-2002-IST-1-002131), που χρηματοδοτήθηκε από την ΕΕ και τη ΓΓΕΤ.
- 7/2003-7/2007 Συμμετοχή στο πρόγραμμα «Αναμόρφωση Προπτυχιακών Προγραμμάτων Σπουδών» του Τμήματος Ηλεκτρονικής του ΤΕΙ Πειραιά.
- 3/2001-6/2005 Επιστημονικός Υπεύθυνος στο πρόγραμμα "Ασύρματες συνδρομητικές διασυνδέσεις δικτύου πρόσβασης προηγμένων υπηρεσιών υλοποιημένες με συστήματα σε πυρίτιο" MI/Ι-A (00ΕΠΕΡ100), που χρηματοδοτήθηκε από τη ΓΓΕΤ (Φάση Α & Β).
- 9/1998-12/2002 Ερευνητής στο πρόγραμμα "Bonding Technology for Monolithic Integration of GaAs Optoelectronic Devices on Si Substrates for Chip-to-Chip Optical Interconnections" BONTEC (ESPRIT 28998), που χρηματοδοτήθηκε από την ΕΕ και τη ΓΓΕΤ.
- 11/1997-4/1999 Ερευνητής στο πρόγραμμα "High Performance Electronic System Design Network" ESD-Net (ESPRIT 22509), που χρηματοδοτήθηκε από την ΕΕ και τη ΓΓΕΤ.

- 2/1997-12/1999 Παροχή υπηρεσιών σχεδιασμού ολοκληρωμένων κυκλωμάτων σε ελληνικές μικρομεσαίες επιχειρήσεις.
- 10/1996-4/1998 Μέλος στο "Δίκτυο για τη διάδοση της τεχνογνωσίας του σχεδιασμού ολοκληρωμένων κυκλωμάτων" (ΕΠΕΤ II 554), που χρηματοδοτήθηκε από τη ΓΓΕΤ.
- 9/1993-2/1994 Ερευνητής στο πρόγραμμα "Σχεδίαση ολοκληρωμένου κυκλώματος ειδικού σκοπού για ψηφιακό ισοσταθμιστή ακουστικών συστημάτων" που χρηματοδοτήθηκε από τα Ευρωπαϊκά Κοινωνικά Ταμεία (ΕΚΤ), Υπουργείο Εργασίας, στο πλαίσιο του προγράμματος "Σύνδεση ΑΕΙ/ΤΕΙ-Επιχειρήσεων".
- 3/1993-2/1994 Υπεύθυνος για το φυσικό σχεδιασμό πρωτότυπου ολοκληρωμένου κυκλώματος με την τεχνική Gate Array στο πλαίσιο του προγράμματος QUICKCHIPS (ESPRIT III, 6043) σε συνεργασία με την INTRAKOM A.E.
- 1/1993-8/1993 Ερευνητής στο πρόγραμμα "Ελληνικό Περιβάλλον Σχεδιασμού και Κατασκευής Πρωτοτύπων Ολοκληρωμένων Κυκλωμάτων II" HVLSI-DPE II (ESPRIT 7503), που χρηματοδοτήθηκε από την ΕΟΚ.
- 1/1992-12/1992 Ερευνητής στο πρόγραμμα "Ελληνικό Περιβάλλον Σχεδιασμού και Κατασκευής Πρωτοτύπων Ολοκληρωμένων Κυκλωμάτων" (HVLSI DPE), STRIDE 187, που χρηματοδοτήθηκε από την ΕΟΚ και τη ΓΓΕΤ.
- 9/1991-4/1992 Ερευνητής στο πρόγραμμα "RIWORD" που χρηματοδοτήθηκε από την ΕΟΚ στο πλαίσιο του ESPRIT II (5677).
- 9/1990-9/1991 Ερευνητής στο πρόγραμμα "Σχεδιασμός και Ανάπτυξη ενός Συστήματος Ισοστάθμισης Μεγαφώνων" (ΠΑΒΕ 91, 90ΒΕ98) που χρηματοδοτήθηκε από τη ΓΓΕΤ.
- 6/1989-2/1992 Ερευνητής και οικονομικός διαχειριστής στο πρόγραμμα "Behavioral Synthesis, Partitioning and Architectural Optimisation for Complex Systems on Silicon (ASCIS)", BRA 3281, που χρηματοδοτήθηκε από την ΕΟΚ στα πλαίσια του Basic Research Action του ESPRIT II.
- 3/1989-3/1991 Ερευνητής και οικονομικός διαχειριστής στο πρόγραμμα "Προγραμματισμός και Αρχιτεκτονικές Παραλλήλων Επεξεργασιών", που χρηματοδοτήθηκε από τη ΓΓΕΤ.
- 12/1986-12/1988 Ερευνητής και οικονομικός διαχειριστής στο πρόγραμμα "Αρχιτεκτονική και Σχεδίαση Ολοκληρωμένων Κυκλωμάτων για Ψηφιακούς Επεξεργαστές Φασματικής Ισχύος", που χρηματοδοτήθηκε από τη ΓΓΕΤ.
- 1986-σήμερα Σύνταξη και υποβολή προτάσεων ερευνητικών έργων στο Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων του Τμήματος Ηλεκτρολόγων Μηχανικών του Πανεπιστημίου Πατρών, στην εταιρία KNOWLEDGE A.E. στο Ινστιτούτο Μικροηλεκτρονικής του ΕΚΕΦΕ "Δημόκριτος", και στο Τμήμα

Ηλεκτρονικών Μηχανικών ΤΕ του ΤΕΙ Πειραιά, σημαντικός αριθμός των οποίων χρηματοδοτήθηκε από την Ευρωπαϊκή Ένωση (FP6, IST, ESPRIT, RACE), τον Ευρωπαϊκό Οργανισμό Διαστήματος (ESA), τη ΓΓΕΤ (ΕΡΕΤ Ι&ΙΙ, ΠΑΒΕ, ΠΕΝΕΔ) ή άλλους φορείς.

ΔΙΟΙΚΗΤΙΚΗ ΕΜΠΕΙΡΙΑ

- Πρόεδρος του Τμήματος Ηλεκτρολόγων & Ηλεκτρονικών Μηχανικών του Πανεπιστημίου Δυτικής Αττικής από 3/2018 έως σήμερα.
- Μέλος της Συγκλήτου του Πανεπιστημίου Δυτικής Αττικής και της Κοσμητείας της Σχολής Μηχανικών του ΠΑΔΑ από το ακαδημαϊκό έτος 2019 – 2020 έως σήμερα.
- Πρόεδρος του Τμήματος Ηλεκτρονικών Μηχανικών Τ.Ε. του ΑΕΙ Πειραιά Τ.Τ. τα ακαδημαϊκά έτη 2016 – 2/2018.
- Μέλος της Συγκλήτου/Συνέλευσης του ΑΕΙ Πειραιά Τ.Τ. και της Κοσμητείας/Διεύθυνσης της Σχολής Τεχνολογικών Εφαρμογών τα ακαδημαϊκά έτη 2016 – 2018.
- Διευθυντής/Υπεύθυνος του Τομέα “Ηλεκτρονικής και Υπολογιστών” του Τμήματος Ηλεκτρονικής του ΤΕΙ Πειραιά τα ακαδημαϊκά έτη 2010-2015.
- Μέλος του Συμβουλίου Τμήματος του Τμήματος Ηλεκτρονικής του ΤΕΙ Πειραιά για τα ακαδημαϊκά έτη 2010-2011, 2011-2012.
- Μέλος της ΟΜΕΑ του Τμήματος Ηλεκτρονικής του ΤΕΙ Πειραιά από τον 1/2013.
- Μέλος της Γενικής Συνέλευσης του ΤΕΙ Πειραιά (εκπρόσωπος του ΕΠ του Τμήματος Ηλεκτρονικής) κατά το ακαδημαϊκό έτος 2010-2011.
- Μέλος της Επιτροπής Προγράμματος Σπουδών του Τμήματος Ηλεκτρονικής του ΤΕΙ Πειραιά από τον 1/2013.
- Μέλος διάφορων επιτροπών του Τμήματος Ηλεκτρονικής, όπως Επιτροπή Μετεγγραφών, Επιτροπή Αξιολόγησης Εκτάκτων Επιστημονικών και Εργαστηριακών Συνεργατών, Επιτροπή αξιολόγησης αιτήσεων υποψηφίων για εισαγωγή σύμφωνα με το νόμο 2640/1998.
- Τακτικό μέλος εκλεκτορικών σωμάτων για τη μονιμοποίηση ή εξέλιξη μελών ΕΠ του Τμήματος Ηλεκτρονικής και αντίστοιχων εισηγητικών επιτροπών.
- Τακτικό ή αναπληρωματικό μέλος εκλεκτορικών σωμάτων για τη μονιμοποίηση ή εξέλιξη μελών ΕΠ στα ΤΕΙ Πειραιά, Χαλκίδας, Πάτρας, Λαμίας και Λάρισας.

ΑΛΛΕΣ ΔΡΑΣΤΗΡΙΟΤΗΤΕΣ

- Μέλος επιτροπής αξιολόγησης ερευνητικού έργου της ΓΓΕΤ που χρηματοδοτείται στα πλαίσια του ΕΣΠΑ, Δράση “Δημιουργία - υποστήριξη νέων καινοτόμων επιχειρήσεων, κυρίως υψηλής έντασης γνώσης (Spin-off και Spin-out)».
- Μέλος της οργανωτικής επιτροπής του International Conference on Modern Circuits and Systems Technologies, MOCASST 2018, 2019, 2021.

- Μέλος της οργανωτικής επιτροπής του Πανελληνίου Συνεδρίου Ηλεκτρονικής και Τηλεπικοινωνιών 2015, PACET 2015, Ιωάννινα 2015.
- Μέλος της οργανωτικής επιτροπής του “Wireless Sensor Networks for Space Applications Workshop”, WiSens4Space 2009, που οργανώθηκε από την ESA στη Σαντορίνη.
- Μέλος της οργανωτικής επιτροπής του International Conference of Space Optics 2006, που διοργανώνεται από την ESA.
- Κριτής στο συνέδριο IEEE ICECS 2002 και ICECS 1999.
- Κριτής στο συνέδριο ACM Design Automation Conference (DAC) 2000.
- Μέλος της οργανωτικής επιτροπής του 6th IEEE International Conference on Electronics, Circuits and Systems, 1999.
- Κριτής στο περιοδικό IEEE Transactions on Circuits and Systems, Part I.
- Κριτής στο περιοδικό IEE Proceedings- Circuits, Devices and Systems.
- Μέλος της οργανωτικής επιτροπής του Συμποσίου “Η Μικροηλεκτρονική στην Ελλάδα: Δυνατότητες Εφαρμογών”, που διοργανώθηκε υπό την αιγίδα της ΓΓΕΤ και του ΕΚΕΦΕ “Δημόκριτος” στις 30 Οκτωβρίου 1998.
- Κριτής στο συνέδριο European Design Automation Conference (EURO-DAC) 1997.
- Κριτής στο συνέδριο Application Specific Array Processors (ASAP) 1996.
- Κριτής στο συνέδριο International Conference on Parallel Processing (ICPP) 1993.
- Μέλος του Institute of Electrical and Electronics Engineers (IEEE) 1988-2011, (Computer και Laser and ElectroOptics (LEOS) Societies).

ΕΜΠΕΙΡΙΑ ΣΕ ΥΠΟΛΟΓΙΣΤΙΚΑ ΣΥΣΤΗΜΑΤΑ

- Εγκατάσταση και συντήρηση ιστοσελίδας σε Joomla με εκπαιδευτικό κυρίως περιεχόμενο.
- Ολοκληρωμένα Πακέτα Λογισμικού : Εργαλεία σχεδιασμού ολοκληρωμένων κυκλωμάτων της Mentor Graphics και Cadence (front-end και back-end), Εργαλεία σχεδιασμού FPGA της ALTERA, Integrated Laboratory System (ILS).
- Γλώσσες Προγραμματισμού : C, FORTRAN, BASIC, Prolog, Assembly για την οικογένεια ψηφιακών επεξεργαστών TMS320xx, Assembly για τις οικογένειες μικροεπεξεργαστών ελέγχου 8051 και AVR.
- Λειτουργικά Συστήματα : UNIX, Windows, DOS, Novell Netware, VMS, DOMAIN-OS.

ΤΙΜΗΤΙΚΕΣ ΔΙΑΚΡΙΣΕΙΣ

- Υποτροφία του ΙΚΥ για τα ακαδημαϊκά έτη 1983-1984 και 1984-1985.

ΔΗΜΟΣΙΕΥΣΕΙΣ

Διατριβές

[Δ1] Ε.Δ. Κυριάκης-Μπιτζάρος, "Απεικόνιση Δομών Λογισμικού σε Εναλλακτικές Αρχιτεκτονικές Διατάξεων Επεξεργαστών," Διδακτορική διατριβή, Πάτρα 1994.

Κεφάλαια Βιβλίων

- [B3] D. Goustouridis and **E.D. Kyriakis-Bitzaros**, "Wireless Body Area Networks and Sensors Networking", in Electronics and Computing in Textiles, S. Vassiliadis (ed), Ch.8, on-line e-book ISBN: 978-87-403-082-0, Bookboon.com, 2013
- [B2] **E. D. Kyriakis-Bitzaros**, and George Halkias, "High-Density Hybrid Integration of III-V Compound Optoelectronics with Silicon Integrated Circuits", στο Wafer bonding: Applications and Technology, U. Gösele, and M. Alexe (eds), Ch. 10, pp. 359-376, Springer, 2004.
- [B1] D.J. Soudris, **E.D. Kyriakis-Bitzaros**, V.R. Paliouras, M.K. Birbas, T. Stouraitis, and C.E. Goutis, " On the Design of Two-Level Pipelined Processor Arrays", στο Application-Driven Architecture Synthesis, F. Catthoor, L. Svensson (eds), Ch. 5, pp. 95-118, Kluwer Academic Publishers, 1993.

Διεθνή επιστημονικά περιοδικά (με κριτές)

- [J24] K.D. Tsirikolias, **E.D. Kyriakis-Bitzaros**, "Coordinate Logic Order Statistics filters and FPGA implementation for real-time image processing", Journal of Engineering Science and Technology Review, Vol. 9, No 6, 2016, pp. 163-165.
- [J23] P. Broutas, H. Contopanagos, **E. D. Kyriakis-Bitzaros**, D. Tsoukalas, S. Chatzandroulis, "A low power RF harvester for a smart passive sensor tag with integrated antenna", Sensors and Actuators A: Physical, Elsevier Pub., Volume 176, April 2012, Pages 34-45.
- [J22] **E. D. Kyriakis-Bitzaros**, N. A. Stathopoulos, S. Pavlos, D. Goustouridis, and S. Chatzandroulis "A Reconfigurable, Multi-Channel Capacitive Sensor Array Interface" IEEE Transactions on Instrumentation and Measurements, Vol. 60, No 9, Sep. 2011, pp. 3214 – 3221.
- [J21] P. Robogiannakis, **E.D. Kyriakis-Bitzaros**, K. Minoglou, S. Katsafouros, A. Kostopoulos, G. Konstantinidis, G. Halkias, "Metallic bonding methodology for heterogeneous integration of optoelectronic dies to CMOS circuits", Microelectronic Engineering 85 (2008), 727–732.

- [J20] E. Grivas, **E.D. Kyriakis-Bitzaros**, G. Halkias, S. Katsafouros, G. Morthier, P. Dumon, R. Baets, T. Farell, N. Ryan, I. McKenzie, and E. Armadillo, "Wavelength Division Multiplexing Based Optical Backplane with Arrayed Waveguide Grating Passive Router", Optical Engineering, SPIE, vol 47(2), Feb. 2008, (# 025401).
- [J19] K. Minoglou, G. Halkias, **E. D. Kyriakis-Bitzaros**, D. Syvridis, "Input and intrinsic device modeling of VCSELs", Journal Computational Electronics, Springer Science, Vol. 6, 2007, pp. 309–312.
- [J18] K. Minoglou, **E. D. Kyriakis-Bitzaros**, S.G. Katsafouros, D. Syvridis, G. Halkias, "Driving High Speed VCSELs", Microwave and Optical Technology Letters, Vol. 44, No. 1, Jan. 2005, pp.41-45.
- [J17] K. Minoglou, **E. D. Kyriakis-Bitzaros**, D.Syvridis and G. Halkias, "A compact non-linear equivalent circuit model and parameter extraction method for packaged high-speed VCSELs", IEEE Journal of Lightwave Technology, Vol. 22, No 12, Dec 2004, pp. 2823-2827.
- [J16] D. Cengher, Z. Hatzopoulos, S. Gallis, G. Deligeorgis, E. Aperathitis, M. Androulidaki, M. Alexe, V. Dragoi, **E. D. Kyriakis-Bitzaros**, G. Halkias and A. Georgakilas, "Fabrication of GaAs laser diodes on Si using low-temperature bonding of MBE-grown GaAs wafers with Si wafers," Journal of Crystal Growth, Vol. 251, 2003, pp.754-759.
- [J15] A. Georgakilas, G. Deligeorgis, E. Aperathitis, D. Cengher, Z. Hatzopoulos, M. Alexe, V. Dragoi, U. Gösele, **E. D. Kyriakis-Bitzaros**, K. Minoglou, and G. Halkias "Wafer-Scale Integration of GaAs Optoelectronic Devices With Standard Si Integrated Circuits Using A Low Temperature Bonding Procedure", Applied Physics Letters, Vol.81, No27, 30 Dec 2002, pp. 5099-5101.
- [J14] **E.D. Kyriakis-Bitzaros**, and S. Nikolaidis, "Estimation of Bit-Level Transition Activity in Data-Paths Using Word-Level Statistics and Conditional Entropy", IEE Proceedings-Circuits, Devices and Systems, Vol.149, No. 4, Aug. 2002, pp.234-240.
- [J13] C. Kapnistis, K. Misiakos, N. Haralabidis, and **E.D. Kyriakis-Bitzaros**, "An Asynchronous Pixel Architecture for Simultaneous Radiation Imaging and Spectroscopy on a Real Time Basis", IEEE Transactions on Nuclear Science, Vol. 49, No. 4, Aug. 2002, pp.1802-1807.
- [J12] **E.D. Kyriakis-Bitzaros**, S.G. Katsafouros, and G. Halkias, "Particular Aspects of Drivers for VCSELs Operating at Multi-Gb/s Data Rates", Journal of Semiconductor Technology and Science, Vol. 2, No. 1, Mar. 2002, pp. 82-86.
- [J11] **E.D. Kyriakis-Bitzaros**, and G. Halkias, "Thermal Resistance Evaluation of High-Speed VCSELs: an Isothermal Optical Transient Technique", IEEE Photonics Technology Letters, Vol. 14, No. 3, pp. 269-271, Mar. 2002.

- [J10] **E.D. Kyriakis-Bitzaros**, N. Haralabidis, M. Lagadas, A. Georgakilas, Y. Moisiadis, and G. Halkias, "Realistic End-To-End Simulation of the Inter-Chip Optoelectronic Links and Comparison With the Electrical Interconnections for System-on-Chip Applications", IEEE Journal of Lightwave Technology, Vol. 19, No. 10, pp.1532-1542, Oct 2001.
- [J9] **E.D. Kyriakis-Bitzaros**, N. Haralabidis, Y. Moisiadis, M. Lagadas, A. Georgakilas and G. Halkias, "Comparison of the signal latency in optical and electrical interconnections for inter-chip links", Optical Engineering, SPIE, Vol. 40, No 1, pp.144-146, Jan. 2001.
- [J8] S.Nikolaidis, E.Karaolis, and **E.D. Kyriakis-Bitzaros**, "Estimation of Signal Transition Activity in FIR Filters Implemented by a MAC Architecture", IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems, Vol. 19, No 1, pp. 164-169, Jan. 2000.
- [J7] S.S Nikolaidis and **E.D. Kyriakis-Bitzaros**, "A Charge Recycling Technique for the Design of Low Power CMOS Clock Drivers", Journal of Circuits, Systems, and Computers, World Scientific Publishing Company, Vol. 9, Nos 3&4, (1999), pp. 169-180.
- [J6] **E.D. Kyriakis-Bitzaros** and C.E. Goutis, "A Space-Time Representation Method of Iterative Algorithms for the Design of Processor Arrays", Journal of VLSI Signal Processing, Kluwer Academic Publishers, Vol. 22, No. 3, Sep. 1999, pp. 151-162.
- [J5] D. Soudris, P. Poechmueller, **E.D. Kyriakis-Bitzaros**, M. Birbas, C. Goutis, and A. Thanailakis, "Design methodology for systematic derivation of fault-tolerant processor array architectures", International Journal of Electronics, Vol. 84, No.6, 1998, pp. 615-624.
- [J4] **E.D. Kyriakis-Bitzaros**, D.J. Soudris, and C.E. Goutis, "Transformation of Nested Loops into Uniform Recurrences and Their Mapping to Regular Processor Arrays", Journal of Circuits Systems and Computers, World Scientific Publishing Company, Vol. 6 No. 3, (1996), pp. 243-265.
- [J3] **E.D. Kyriakis-Bitzaros**, and C.E. Goutis, "A Systematic Partitioning Method for Designing Fixed-Size Processor Arrays", Journal of Circuits, Systems, and Computers, World Scientific Publishing Company, Vol. 2, No. 1, 1992, pp. 75-80.
- [J2] **E.D. Kyriakis-Bitzaros** and C.E. Goutis, "An Efficient Decomposition Technique for Mapping Nested Loops with Constant Dependencies into Regular Processor Arrays", Journal of Parallel and Distributed Computing, Academic Press, Vol. 16, No. 3, Nov.1992, pp. 258-264.
- [J1] J.N. Mourjopoulos, **E.D. Kyriakis-Bitzaros**, and C.E. Goutis, "Theory and Real-Time Implementation of Time Varying Digital Audio Filters", Journal of AES, Vol 38, No. 718, July-August 1990, pp. 523-536.

- [C47] Giada Mancini, on behalf of the ATLAS Muon Collaboration, “Large Size Micromegas for the Upgrade of the ATLAS Muon Spectrometer in view of the LHC luminosity upgrade: New Small Wheels ready for the installation in 2021”, International Conference on New Frontiers in Physics 2021, Crete, Greece.
- [C46] M. Corradi, P. Gkoutoumis , **E. Kyriakis Bitzaros**, I. Longarini, I. Mesolongitis , F. Morodei , R. Vari, and K. Zachariadou, on behalf of the ATLAS Muon Collaboration, “The ATLAS Muon Trigger System for the High Luminosity LHC: Upgraded data readout and transmission electronics for the Resistive Plate Chambers”, 2021 IEEE Nuclear Science Symposium and Medical Imaging Conference, Yokohama, Japan (online).
- [C45] M. Corradi, P. Gkoutoumis, **E. D. Kyriakis-Bitzaros**, I. Longarini, I. Mesolongitis, F. Morodei, R. Vari and K. Zachariadou, on behalf of the ATLAS Muon Collaboration, “Upgrade of the RPC detectors data collection and transmission electronics for the ATLAS experiment at High Luminosity LHC”, TWEPP 2021 Topical Workshop on Electronics for Particle Physics.
- [C44] P. Gkoutoumis, D. Matakias, N. Kanellos, A. Vgenopoulos, I.D. Koulouris, T. Alexopoulos, I.P. Mesolongitis, E. Politis, K. Zachariadou, **E.D. Kyriakis-Bitzaros**, V. Lefkovits, C. Kourkouvelis, “Validation of the Production-Phase Level-1 Data Driver Cards for the Readout and Trigger System of the ATLAS New Small Wheel Detector”, 9th International Conference on Modern Circuits and Systems Technologies, MOCAS 2020, Bremen, Germany.
- [C43] I. Zafeirakis, M. – K. Filippidou, S. Chatzandroulis, **E. D. Kyriakis – Bitzaros**, N. Stathopoulos, S. Vassiliadis, “Design and implementation of a re-configurable embedded system for capacitive sensor array interface”, MOCAS 2018, May 2018, Thessaloniki, Hellas.
- [C42] N.A.Stathopoulos, S.Vassiliadis, **E.D.Kyriakis-Bitzaros**, D.Matsouka, “Multiaxial Tensile Testing of Textiles Using Inductive Type Position Sensors” XIVth International Izmir Textile and Apparel Symposium, October 26-28, 2017, pp. 277-282.
- [C41] I. P. Mesolongitis, A. Gkoutis, E. D. Kyriakis – Bitzaros, K. Zachariadou, P. Gkoutoumis, T. Alexopoulos, “Testing the Level-1 Data Driver Card for the New Small Wheel of the ATLAS Detector”, MOCAS 2017, May 2017, Thessaloniki, Hellas.
- [C40] S. Vassiliadis, **E. Kyriakis-Mpitaros**, A. Cay, M. Rangoussi, A. Zachariadou and P. Papadopoulos, “Multiaxial Out-of-Plane Tensile Test of Textile Fabrics”, 7th INTERNATIONAL CONFERENCE OF TEXTILE, 10-11 November 2016, Tirana, Albania.

- [C39] S. Vassiliadis, **E.D. Kyriakis-Bitzaros**, C. Vossou, N. Stathopoulos, S. Chatzandroulis, K. Prekas, A. Marmarali, M. Blagavi, "Enhancements of A Capacitor-Based Measurement of the Tensile Properties of Textiles", International Technical Textiles Congress, 14-16 October 2015, IZMIR, Turkey.
- [C38] K. Tsirikolias and **E. Kyriakis – Bitzaros**, Coordinate Logic Order Statistics filters and FPGA implementation for real-time image processing, PACET 2015, Ioannina, Greece.
- [C37] **E. Kyriakis-Bitzaros**, O.G. Hazapi, "An Intelligent Microprocessing System", Student EUREKA 2009, Corfu, Greece, pp. 175 – 184
- [C36] Panagiotis Broutas, **Stathis Kyriakis Bitzaros**, Dimitrios Goustouridis, Stavros Katsafouros, Dimitrios Tsoukalas, and Stavros Chatzandroulis, "Conceptual Design of a Wireless Strain Monitoring System for Space Applications", F. Granelli et al. (Eds.): MOBILIGHT 2009, LNICST 13, pp. 405–410, 2009.
- [C35] P. Broutas, **S. Kyriakis Bitzaros**, D. Goustouridis, S. Katsafouros, D. Tsoukalas, S. Chatzandroulis, "Conceptual Design of a Wireless Strain Monitoring System for Space Applications", WiSens4Space 2009, Santorini, Greece.
- [C34] Panagiotis Broutas, **Stathis Kyriakis Bitzaros**, Ioannis Mourtsiadis, Dimitrios Goustouridis, Stavros Katsafouros, Dimitrios Tsoukalas, Stavros Chatzandroulis, "Power Harvesting Scheme for Remotely Powered Sensor Tags", ESSDERC 2009, Athens, Greece.
- [C33] S.Pavlos, **E. D. Kyriakis-Bitzaros**, S.Chatzandroulis, "An Embedded Readout System for Capacitive Sensor Arrays", 16th IFIP/ IEEE International Conference on VLSI-SoC 2008, Rhodes, Greece.
- [C32] K.Minoglou, G.Halkias, **E.D.Kyriakis-Bitzaros**, D.Syvridis, A.Arapogianni, "VCSEL Device Modeling and Parameter Extraction Technique", IEEE 14th ICECS 2007, Marrakesh, Morocco, 11-14 Dec. 2007.
- [C31] K.Minoglou, **E.D.Kyriakis-Bitzaros**, S.G. Katsafouros, G.Halkias, A.Arapogianni, and D.Syvridis, "High Density Integrated Optoelectronic Circuits for High-Speed Photonic Microsystems", PRIME 2007, Bordeaux, France, pp 57-60.
- [C30] **E.D. Kyriakis-Bitzaros**, E. Grivas, G. Halkias, S. Katsafouros, P. Dumon, G. Morthier, R. Baets, T. Farrell, N. Ryan, I. McKenzie, and E. Armadillo, "A WDM Optical Backplane with AWG Based Passive Routing", IEEE Photonics in Switching Conference 2006 (PS2006), Heraklion, Crete, Greece, (Paper # P10).
- [C29] P.Robogiannakis, **E.D.Kyriakis-Bitzaros**, K.Minoglou, S.Katsafouros, A.Kostopoulos, G.Konstadinidis and G.Halkias, "Heterogeneous Integration Technique of Optoelectronic dies to CMOS Circuits Via Metallic Bonding", ESTC 2006, Sept. 5-7, Dresden, Germany.

- [C28] E. Grivas, **E.D. Kyriakis-Bitzaros**, G. Halkias, S. Katsafouros, G. Morthier, P. Dumon, R. Baets, T. Farrell, N. Ryan, I. McKenzie, and E. Armadillo, "WDM Based Multigigabit Optical Backplane for On-Board Applications", Int. Conference on Space Optics, 27-30 June 2006, ESA/ESTEC, Noordwijk, The Netherlands.
- [C27] K.Minoglou, **E.D. Kyriakis-Bitzaros**, D. Syvridis, A. Arapoyanni, G. Halkias, "VCSELs Modeling and Simulation", PRIME 2006, June 12-15, Otranto, Italy.
- [C26] K.Minoglou, **E.D. Kyriakis-Bitzaros**, D. Syvridis, G. Halkias, "Input and Intrinsic Device Modeling of VCSELs", International Workshop on Computational Electronics (IWCE) 2006, May 25-27, Vienna, Austria, pp. 327-328.
- [C25] P. Dumon, W. Bogaerts, D. Van Thourhout, G. Morthier, R. Baets, P. Jaenen, S. Beckx, J. Wouters, T. Farrell, N. Ryan, E. Grivas, **E.D. Kyriakis-Bitzaros**, G. Halkias , and I. McKenzie, "A Nanophotonic 4x4 Wavelength Router in Silicon-on Insulator", Optical Fiber Conference (OFC) 2005, Paper No. Oth05.
- [C24] **E.D. Kyriakis-Bitzaros**, K. Minoglou, and G. Halkias, "System Level Modeling and Simulation of Optical Interconnects", *Invited Talk*, 12th European Conference on Integrated Optics, April 2005, Grenoble, France, pp. 335-344.
- [C23] K. Minoglou, **E. D. Kyriakis-Bitzaros**, E. Grivas, S. Katsafouros, A. Kostopoulos, G. Konstadinidis and G. Halkias, "Metallic Bonding of Optoelectronic Dies to Silicon Wafers", *2nd International Conference on Microelectronics, Microsystems and Nanotechnology (MMN 2004)*, Athens, Greece, J. of Physics, Conf. Series 10, pp. 393-396, 2005.
- [C22] K.Minoglou, **E. D. Kyriakis-Bitzaros**, D. Syvridis, G. Halkias, "Development of a New Parameter Extraction Methodology for the Modeling of the Input of the VCSELs", *HETECH 2004, 13th European Workshop on Heterostructure Technology*, October 2004, Heraklion, Crete, Greece.
- [C21] K. Minoglou, **E. D. Kyriakis-Bitzaros**, A. Arapoyianni, G. Halkias, "Effects of Packaging Parasitics on High Speed Operation of VCSELs", Proceedings of IEEE NEWCAS 2004, Montreal, Canada, pp. 53-56.
- [C20] D. Cengher, Z. Hatzopoulos, S. Gallis, G. Deligeorgis, E. Aperathitis, M. Alexe, V. Dragoi, **E. D. Kyriakis-Bitzaros**, G. Halkias, and A. Georgakilas, "Fabrication of GaAs laser diodes on Si using low temperature bonding of MBE grown GaAs wafers with Si wafers", Proceedings of the IEEE XIIth International Conference on Molecular Beam Epitaxy (MBE), San Fransisco, CA, USA, Sep. 2002, pp. 81-82.
- [C19] G. Deligeorgis, S. Gallis, M. Androulidaki, D. Cengher, Z. Hatzopoulos, M. Alexe, V. Dragoi, **E. D. Kyriakis-Bitzaros**, G. Halkias, F. Peiro and A. Georgakilas, "Properties of GaAs/Si heterostructure material fabricated by low temperature wafer bonding using a spin-on-glass intermediate layer", Proceedings of the IEEE XIIth International

- Conference on Semiconducting and Insulating Materials (SIMC), Smolenice, Slovakia, July 2002, pp.125-128.
- [C18] C. Kapnistis, K.Misiakos, N. Haralabidis, and **E. Kyriakis-Bitzaros**, "A Monolithic CMOS MIP Energy Dispersive Mixed-Signal Radiation Detector", Proceedings of IEEE Nuclear Science Symposium (NSS) 2001, Conference Record #1362.
 - [C17] P. Robogiannakis, S. G. Katsafouros, **E. D. Kyriakis-Bitzaros**, N. Haralabidis, and G. Halkias, "An HBT-BICMOS Laser Driver With Independently Adjustable DC and Modulation Currents For High Speed Optical Interconnections," Proceedings of MMN 2000, Athens, Greece, Nov. 2000, World Scientific Publishing Co., pp. 305-308.
 - [C16] G. Halkias, N. Haralabidis, **E.D. Kyriakis-Bitzaros**, and S. Katsafouros, "1.7 GHz Bipolar Optoelectronic Receiver Using Conventional 0.8um BiCMOS Process", Proceedings of IEEE Int. Symposium on Circuits and Systems (ISCAS) 2000, Geneva, Vol. V, pp. 417-420.
 - [C15] S. Nikolaidis, E. Karaolis and **E.D. Kyriakis-Bitzaros**, "Estimation of the Transition Activity in MAC Architectures Implementing FIR Filters", Proceedings of IEEE ICECS 1999, Pafos, Cyprus, pp. 919-923.
 - [C14] **E.D. Kyriakis-Bitzaros**, S. Nikolaidis and A. Tatsaki, "Accurate Calculation of Bit-Level Transition Activity Using Word-Level Statistics and Entropy Function", Proceedings of the IEEE/ACM Int. Conference on Computer Aided Design, pp. 607-610, Nov. 1998.
 - [C13] S. Nikolaidis, A. Chatzigeorgiou, and **E.D. Kyriakis-Bitzaros**, "Delay and Power Estimation of a CMOS Inverter Driving RC Interconnect Loads", Proceedings of the IEEE Int. Symposium on Circuits and Systems (ISCAS) 1998, Vol. VI, pp 368-371.
 - [C12] **E.D. Kyriakis-Bitzaros** and S.S Nikolaidis, "Design of Low Power CMOS Drivers Based on Charge Recycling", Proceedings of the IEEE Int. Symposium on Circuits and Systems 1997, pp.1924-1927.
 - [C11] K.E. Karagianni, **E.D. Kyriakis-Bitzaros**, and T. Stouraitis, "Mapping Iterative Algorithms onto Processor Arrays by the Use of Petri Net Models", Int. Conference on Massively Parallel Computing Systems, (MPCS '94), pp. 140-151, May 1994, Italy.
 - [C10] V. Paliouras, **E.D. Kyriakis-Bitzaros**, T. Stouraitis, and C.E. Goutis, "Modelling of Algorithms and Processor Arrays Based on Cellular Automata", Modelling Techniques and Tools for Computer Performance Evaluation 1994, pp. 63-66, May 1994, Vienna.
 - [C9] **E.D. Kyriakis-Bitzaros**, O.G. Koufopavlou, and C.E. Goutis, "Space-Time Representation of Iterative Algorithms and the Design of Regular Processor Arrays", Proc. of the International Conference on Parallel Processing 1993, Aug. 1993, Vol III, pp. 2-9.

- [C8] D.J. Soudris, P. Poechmueller, **E.D. Kyriakis-Bitzaros**, M.K. Birbas, C.E. Goutis, and M. Glesner, "Design Methodology for Systematic Derivation of Fault-Tolerant Array Processors", CompEuro 1992, pp. 562-567.
- [C7] M.K. Birbas, **E.D. Kyriakis-Bitzaros**, D.J. Soudris, and C.E. Goutis, " Direct Mapping of Nested Loops and Efficient Decomposition of Uniform Recurrences for Implementation on Array Architectures" in "Algorithms and Parallel VLSI Architectures", E.F. Deprettere, A.J. van der Veen (eds), Elsevier Science Publishers, Vol B, pp. 343-352, 1991.
- [C6] **E.D. Kyriakis-Bitzaros** and C.E. Goutis, "A New Partitioning Method for Mapping Uniform Recurrences into Fixed Size Processor Arrays", Fourth ISMM/IASTED Inter. Conf. on Parallel and Distributed Computing and Systems, 1991, U.S.A., pp. 39-40
- [C5] A. Tsopanoglou, **E.D. Kyriakis-Bitzaros**, J. Mourjopoulos and G. Kokkinakis, "A Real-Time Speech Decoder Using Instantaneous Frequency and Energy", Eurospeech 1991, Italy, pp. 1349-1352.
- [C4] **E.D. Kyriakis-Bitzaros** and C.E. Goutis, " An Efficient Decomposition Technique for Mapping Uniform Recurrences onto Regular Array Processors", Int. Workshop on Algorithms and Parallel VLSI Architectures, June 1990, Part B, pp. 94-100, France.
- [C3] J.N. Mourjopoulos, **E.D. Kyriakis-Bitzaros**, and C.E. Goutis, " Theory and Real-Time Implementation of time Varying Digital Audio Filters", 86th AES Convention, preprint 2773 (R-S), March 1989, Hamburg.
- [C2] C.E. Goutis, M.K. Birbas, **E. Kyriakis-Bitzaros**, and D. Soudris, " Rule Based Mapping of Iterative Primitives on their Architectures", CAVE Workshop, December 1988, Italy.
- [C1] **E. Kyriakis-Bitzaros**, A.N. Skodras, E. Zigouris, "Implementation of FIR and IIR Digital Filters using 16-bits mPs and DSPs. A Comparative Study", Panhellenic conference on Applications of Microcomputer Systems, Research-Education-Industry, Oct. 1988, pp. 609-616.

Τεχνικές εκθέσεις

- [T1] IBM Research Report, Computer Science, RC 19000 (82575), 1993
- [T2] Τεχνικές εκθέσεις παραδοτέα των ερευνητικών προγραμμάτων που προαναφέρθηκαν.

ΑΝΑΦΟΡΕΣ

Από έρευνα στη βιβλιογραφική βάση δεδομένων SCOPUS (Νοέμβριος 2021) προκύπτει ότι στις προαναφερόμενες δημοσιεύσεις υπάρχουν συνολικά 268 αναφορές από ομότιμους ερευνητές και ο δείκτης h -index = 9.

<https://www.scopus.com/authid/detail.uri?authorId=6601962099>

Από την βάση δεδομένων Google Scholar (Νοέμβριος 2021) προκύπτει ότι στις προαναφερόμενες δημοσιεύσεις υπάρχουν συνολικά 455 αναφορές από ομότιμους ερευνητές, ο δείκτης h -index = 12 και ο δείκτης $i10$ -index = 13.

<https://scholar.google.com/citations?hl=en&user=TfQmJgcAAAAJ>

Από την βάση δεδομένων Web of Science (Νοέμβριος 2021) προκύπτει ότι στις προαναφερόμενες δημοσιεύσεις υπάρχουν συνολικά 193 αναφορές από ομότιμους ερευνητές, ο δείκτης h -index = 7.

<https://publons.com/researcher/4554351/efstathios-kyriakis-bitzaros/>